

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representation of
The original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

E5934

MENU **SEARCH** **INDEX** **DETAIL** **JAPANESE** **BACK**

5 / 6

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 07-200351

(43)Date of publication of application : 04.08.1995

(51)Int.Cl. G06F 11/28

(21)Application number : 06-000233 (71)Applicant : HITACHI LTD
HITACHI TOHOKU SOFTWARE
KK

(22)Date of filing : 06.01.1994 (72)Inventor : WAGAMITSU TOMOYUKI
SASAKI SHOGO
NUNOHIRO EIJI
YAMADA MASANORI

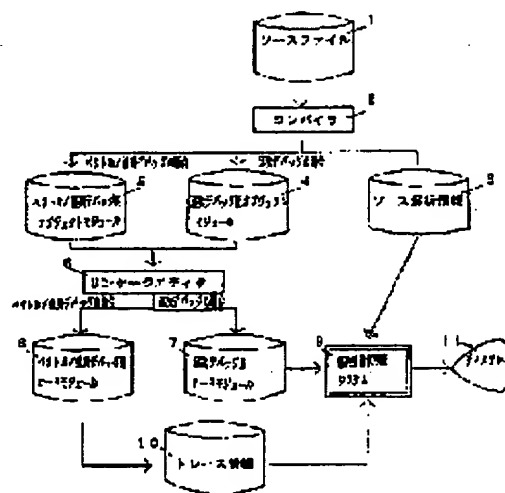
(54) PROGRAM DEBUG METHOD AND PROGRAM DEBUG SUPPORT DEVICE

(57)Abstract:

PURPOSE: To efficiently debug a program using a matrix element by comparing a threshold level set during program debugging with the selected matrix element to provide an output of the matrix elements not contained within a threshold level range thereby easily eliminating incorrect matrix element.

CONSTITUTION: When a matrix element verification system 9 is started, source analysis information 3, a sequential debugging load module 7, a source program in a source file 1 are received in the case of sequential debug, and a menu for verifying the matrix element is displayed on a display device 11.

In the case of vector/parallel debug, a vector/parallel debug module 8 is executed and a menu for verifying a matrix element is displayed on the display device 11. In this case, an optional matrix element is selected and a threshold level comprising an upper limit and a lower limit is set onto the matrix element. Then the threshold level and the matrix element are compared during program debug and a matrix element not contained within a range of the threshold level is displayed or printed out.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

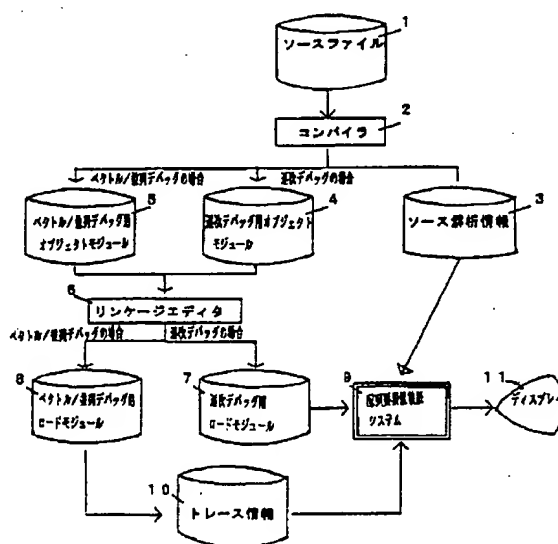
(11)特許出願公開番号

(43)公開日 平成7年(1995)8月4日

技術表示箇所

3 1 5 A 9290-5B

[最終頁に続く](#)



【特許請求の範囲】

【請求項1】 配列要素を使用するプログラムデバッグ方法において、デバッグ対象のプログラムが使用する任意の配列要素を選択し、その配列要素の上限値および下限値から成る閾値を設定する閾値設定手段と、前記設定された閾値と前記選択した配列要素の値とを比較する比較手段とを設け、前記プログラムのデバッグ中に前記設定された閾値と前記選択した配列要素の値とを比較し、閾値の範囲に収まらない配列要素を出力することを特徴とするプログラムデバッグ方法。

【請求項2】 前記閾値は、負、ゼロ、正の値を含む任意の値であることを特徴とする請求項1記載のプログラムデバッグ方法。

【請求項3】 多次元の配列要素については、所望の次元を前記閾値設定手段によって指定し、閾値との比較結果は指定された次元の配列を2次元のマップ形式で出力することを特徴とする請求項1記載のプログラムデバッグ方法。

【請求項4】 デバッグ対象のプログラムが使用する任意の配列要素を選択し、その配列要素の上限値および下限値から成る閾値を設定する閾値設定手段と、前記プログラムのデバッグ中に前記設定された閾値と前記選択した配列要素の値とを比較し、閾値の範囲に収まらない配列要素を抽出する比較手段と、この比較手段で抽出された閾値の範囲に収まらない配列要素を出力する出力手段とを備えたことを特徴とするプログラムデバッグ支援装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は、プログラムデバッグ方法およびその支援装置に係り、特に構造解析や流体力学など配列要素を使用するプログラムをデバッグする際のプログラムデバッグ方法およびその支援装置に関するものである。

【0002】

【従来の技術】 構造解析や流体力学など配列要素を使用するプログラムをデバッグする際に、不正な配列要素の値が存在すると、計算結果が不正になったり、異常終了してしまう。

【0003】 そこで、不正な配列要素の値が存在したかどうかを調べるために、デバッグ中に使用した配列要素をプログラム言語の出力文によって出力し、あるいはデバッグによって表示出力し、利用者に調査させる方法が実施されていた。

【0004】 しかし、全ての配列要素を調査するといった作業は負担が大きく、効率も悪いという問題があった。

【0005】 そこで、配列要素の値を動的に参照できるデバッグが開発されている。

【0006】

【発明が解決しようとする課題】 しかし、単に配列要素の値を2次元のマップ形式で出力するのみであるため、配列要素の値が不正であるかどうかは、依然として利用者自身で調査しなければならない。このため、デバッグ効率が依然として悪いという問題がある。

【0007】 本発明の目的は、不正な配列要素を容易に知り得、配列要素を使用するプログラムを効率良くデバッグすることができるプログラムデバッグ方法および支援装置を提供することである。

10 【0008】

【課題を解決するための手段】 上記目的を達成するために本発明は、基本的には、デバッグ対象のプログラムが使用する任意の配列要素を選択し、その配列要素の上限値および下限値から成る閾値を設定する閾値設定手段と、設定された閾値と前記選択した配列要素の値とを比較する比較手段とを設け、前記プログラムのデバッグ中に前記設定された閾値と前記選択した配列要素の値とを比較し、閾値の範囲に収まらない配列要素を表示出力または印字出力するようにしたことを特徴とする。

20 【0009】 この場合、閾値は、負、ゼロ、正の値を含む任意の値を設定するようにし、また多次元の配列要素については、所望の次元を指定し、閾値との比較結果は指定された次元の配列を2次元のマップ形式で表示するようにした。

【0010】 また、本発明のプログラムデバッグ支援装置は、デバッグ対象のプログラムが使用する任意の配列要素を選択し、その配列要素の上限値および下限値から成る閾値を設定する閾値設定手段と、前記プログラムのデバッグ中に前記設定された閾値と前記選択した配列要素の値とを比較し、閾値の範囲に収まらない配列要素を抽出する比較手段と、この比較手段で抽出された閾値の範囲に収まらない配列要素を出力する出力手段とを具備させた。

【0011】

【作用】 上記手段によれば、プログラムのデバッグに際し、任意の配列要素を選択したうえ、その配列要素の上限値および下限値から成る閾値を設定しておく。すると、プログラムのデバッグ中に、閾値と配列要素の値とが比較され、閾値の範囲に収まらない配列要素が表示出力または印字出力される。

【0012】 これにより、配列要素の値をいちいち調べることなく、不正な配列要素を極めて容易に知ることができ、配列要素を使用するプログラムを効率良くデバッグすることができる。

【0013】 また、多次元の配列要素に関しては、閾値との比較結果が2次元のマップ形式で表示される。これにより、多次元の配列要素を使用するプログラムに関しても不正な配列要素を極めて容易に知ることができる。

【0014】

50 【実施例】 以下、本発明を図示する実施例に基づき詳細

に説明する。

【0015】図1は、本発明を適用した配列要素値検証システムの一実施例を示すシステム構成図であり、デバッグ支援装置としての配列要素値検証システム9には、ソースファイル1に格納されたデバッグ多種のソースプログラムをコンパイラ2でコンパイルした時のソース解析情報3、逐次デバッグ用ロードモジュール7、ベクトル／並列デバッグ用ロードモジュール8のトレース情報10が入力され、検証結果はディスプレイ11に出力されるようになっている。

【0016】ここで、コンパイラ2はソースファイル1に格納された図2に示すようなFORTRANソースプログラム100の字句解釈、および構文解析を行い、図3に示すようなソース解析情報3を生成し、また逐次デバッグまたはベクトル／並列デバッグ用コードを生成するため、コンパイラ2に対する指示文により逐次デバッグ用オブジェクトモジュール4またはベクトル／並列デバッグ用オブジェクトモジュール5を生成する。

【0017】ここで、ソース解析情報3はソースプログラム100中の変数I、配列A、…、Xの名称12やメモリ中の配列の領域の位置を示す相対アドレス13およびその他の情報から構成されている。

【0018】逐次デバッグ用オブジェクトモジュール4またはベクトル／並列デバッグ用オブジェクトモジュール5はリンケージエディタ6によって連結編集され、図4に示すような変数・配列領域70を有する逐次デバッグ用ロードモジュール7またはベクトル／並列デバッグ用ロードモジュール8として生成される。

【0019】そして、配列要素値検証システム9を起動すると、逐次デバッグの場合、ソース解析情報3と逐次デバッグ用ロードモジュール7およびソースファイル中のソースプログラムを入力し、ディスプレイ11に配列要素の検証のための画面を表示する。また、ベクトル／並列デバッグの場合、ベクトル／並列デバッグ用ロードモジュール8を実行し、図5に示すように配列名管理テーブル14を有するトレース情報10を取得し、次にソース解析情報3とトレース情報10およびソースファイル中のソースプログラムを入力し、ディスプレイ11に配列要素の検証のための画面を表示する。

【0020】利用者は、ディスプレイ11の配列要素のマップ形式表示によって配列要素値の検証を行う。

【0021】ここで、トレース情報10はベクトル／並列デバッグ用ロードモジュール8を実行させた際にファイル中に出力されるもので、このトレース情報10中の配列名管理テーブル14は、配列名16、ファイルの要素値アドレス17から構成され、要素値アドレス17によって配列名16で示される配列の要素値15を取り出せるようになっている。

【0022】次に、図6を参照して逐次デバッグの際の配列値検証処理の流れについて説明する。この場合、図

2のソースプログラム100をデバッグした結果、配列Xの結果が不正であったと仮定する。

【0023】まず、利用者は、配列要素値検証システム9の起動に際し、逐次デバッグを行うか、ベクトル／並列デバッグを行うかのデバッグ方法の環境設定を行う。なお、環境設定はデバッグ方法を変更する場合についてのみ行う。

【0024】環境設定の後、配列要素値検証システム9を起動すると、該システム9はソースファイル中のソースプログラム100を取り込んだ後、図7に示すような配列選択画面70をディスプレイ11に表示し、その配列選択画面70中のソース表示エリアにソースプログラム100を表示する。

【0025】そこで、利用者はスクロールバー18によってデバッグしたい配列がある位置まで表示内容を更新し、結果不正となった配列Xを発見したならば、その配列Xをドラッグすることにより、検証対象の配列Xを選択する。この選択操作によって配列Xは図7のように網かけ状態になる。

【0026】検証対象の配列Xの選択が終了したならば、システム9は図8に示す検証範囲設定画面80をディスプレイ11に表示した後、配列Xに関する配列名、型、長さ、次元数、宣言値等の情報をソース解析情報から抽出し、図示のように表示する。

【0027】この状態で、利用者は、2次元表示するためのX軸、Y軸の情報20、検証する配列要素の範囲(次元)21を設定する。

【0028】次に、利用者は、検証対象の配列Xの上限値と下限値とから成る閾値を設定すべく、閾値設定メニュー22を選択操作した後、図示しないキーボードから閾値を入力する。この閾値としては、正、ゼロ、負の任意の値を入力することができる。

【0029】そこで、検証動作を開始させると、システム9はリンケージエディタ6によって逐次デバッグ用ロードモジュール7を生成させ、この生成された逐次デバッグ用ロードモジュール7を実行する(ステップ101)。

【0030】そして、その実行中にソース解析情報3から配列要素の先頭アドレスと相対アドレス13によってメモリ中から各配列要素の値または変数を順次取得し(ステップ102~104)、その配列要素の中で利用者が選択した配列Xが出現したならば、その配列Xの値と利用者が設定した閾値とを比較する(ステップ105)。この比較の結果、配列Xの値が閾値を構成する上限値と下限値の間に収まっているかどうかを図9の検証画面90にマップ形式で表示する(ステップ106)。

【0031】図9においては、利用者が選択した検証対象の配列名23、X軸およびY軸の次元24、閾値25が上部に表示され、その下部に、配列Xの値が2次元マップ形式で表示され、閾値25の範囲内に収まっている

5

配列値、閾値25以下の配列値、閾値25以上の配列値が白黒表示の場合は3種類の濃淡あるいは網かけ形式のインジケータ27でそれぞれ表示される。この場合、インジケータ27で示されるのは、配列値そのものではなく、配列の位置である。これによって、利用者が選択した配列要素のどの位置の値が意図していない不正な値になっているかを容易に知ることができ、配列Xが結果不正となる原因を対話形式で追及して行くことができる。

【0032】なお、カラー表示の場合は、3種類の色によって区別されて表示される。また、n次元配列の場合、その次元を示す添字26を入力することにより、対応する次元の配列を表示させることができる。

【0033】また、検証画面90の下部の拡大メニュー28または縮小メニュー29を選択することによってマップ形式の配列値の表示サイズを自由に拡大または縮小して表示させることができる。

【0034】また、中断メニュー30を選択するか、マップ形式の配列値のインジケータ27の点灯表示が終了した時に、マップ表示の格子を選択すると、配列要素値を参照することができる。

【0035】一方、閾値25は、図9(b)に示すように、正の場合は「0」を白丸とし、正の方向を太線で表示し、「0」の場合は黒丸で表示し、また「-2.0~1.0」のように詳細指定された場合は「-2.0~1.0」の範囲を太線で表示するようになっている。

【0036】次に、ベクトル/並列デバッグの場合について図10のフローチャートに基づいて説明する。

【0037】この場合は、逐次デバッグの場合と同様に、検証対象の配列を選択し、さらに閾値を設定する。なお、ベクトル/並列デバッグの場合は複数の配列を選択することができる。従って、図8の検証範囲設定画面80では、希望する配列のそれぞれについて選択する。

【0038】この状態でシステム9を起動すると、システム9はリンケージエディタ6にベクトル/並列デバッグ用ロードモジュール8を作成させる(ステップ201)。

【0039】そして、そのロードモジュール8を実行し、トレース情報10を得る(ステップ202)。

【0040】配列要素のトレース情報は、ループを抜けた直後に配列の要素値15としてトレース情報ファイルに格納される。

【0041】次にシステム9は、利用者が選択した配列の個数分だけ配列要素値を取り出し、その配列要素値とトレース情報10と比較し(ステップ203~206)、図9に示したように、それぞれの配列値が閾値を構成する上限値と下限値の間に収まっているかどうかを

6

検証画面90にマップ形式で表示する(ステップ207)。

【0042】なお、図9においては、閾値の範囲内に含まれる配列要素も識別可能にしているが、閾値の範囲内に含まれない配列要素のみを表示するようにしてもよい。

【0043】また、検証結果はディスプレイに表示しているが、プリンタに印字出力するようにしてもよい。

【0044】

10 【発明の効果】以上説明したように、本発明は、デバッグ対象のプログラムが使用する任意の配列要素を選択し、さらにその配列要素の上限値および下限値から成る閾値を設定し、プログラムのデバッグ中に前記設定された閾値と前記選択した配列要素の値とを比較し、閾値の範囲に収まらない配列要素を出力するようにしたので、配列要素の値をいちいち調べることなく、不正な配列要素を容易に知り得、結果不正あるいは異常終了となる原因を追及し、その結果、配列要素を使用するプログラムを効率良くデバッグすることができる。

20 【0045】また、多次元の配列要素に関しては、閾値との比較結果が2次元のマップ形式で表示される。これにより、多次元の配列要素を使用するプログラムに関しても不正な配列要素を極めて容易に知ることができる。

【図面の簡単な説明】

【図1】本発明の一実施例を示すシステム構成図である。

【図2】配列要素を有するデバッグ対象のプログラムの一例を示す説明図である。

【図3】ソース解析情報の一例を示す説明図である。

30 【図4】逐次デバッグ用ロードモジュールの中の変数・配列領域の一例を示す説明図である。

【図5】トレース情報の一例を示す説明図である。

【図6】逐次デバッグを行う時の処理の流れを示すフローチャートである。

【図7】配列選択画面の一例を示す説明図である。

【図8】検証範囲設定画面の一例を示す説明図である。

【図9】比較検証結果を表示する検証画面の一例を示す説明図である。

40 【図10】ベクトル/並列デバッグを行う時の処理の流れを示すフローチャートである。

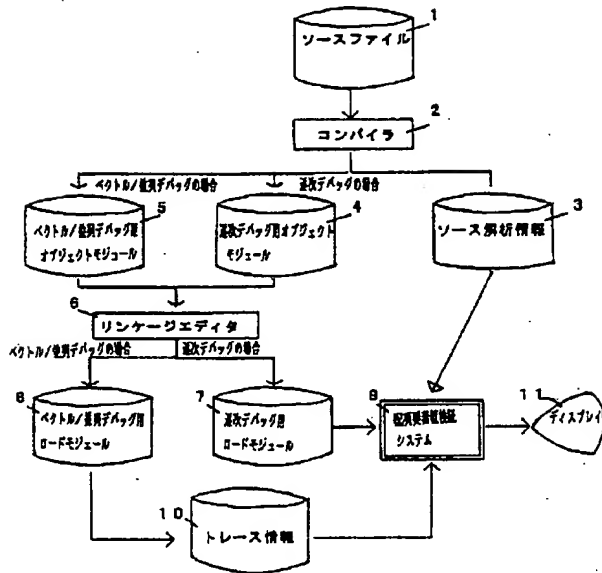
【符号の説明】

1…ソースファイル、2…コンパイラ、3…ソース解析情報、7…逐次デバッグ用ロードモジュール、8…ベクトル/並列デバッグ用ロードモジュール、9…配列要素値検証システム、10…トレース情報、70…配列選択画面、80…検証範囲設定画面、90…検証画面。

【図1】

図 1

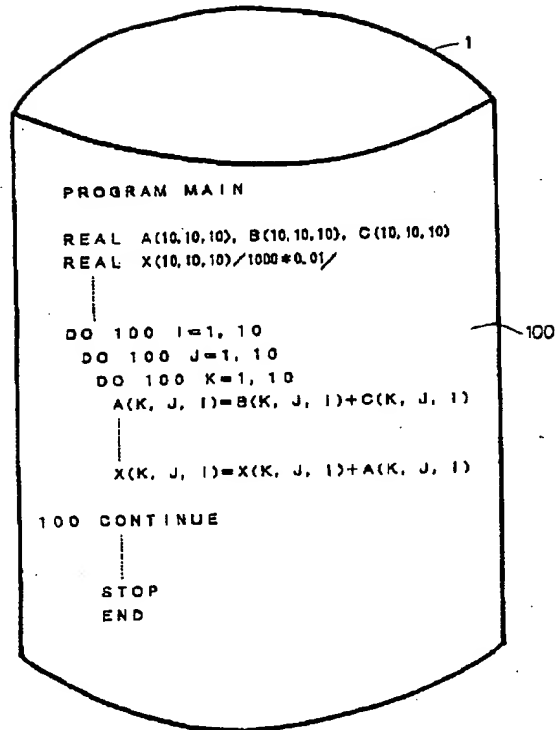
システム構成



【図2】

図 2

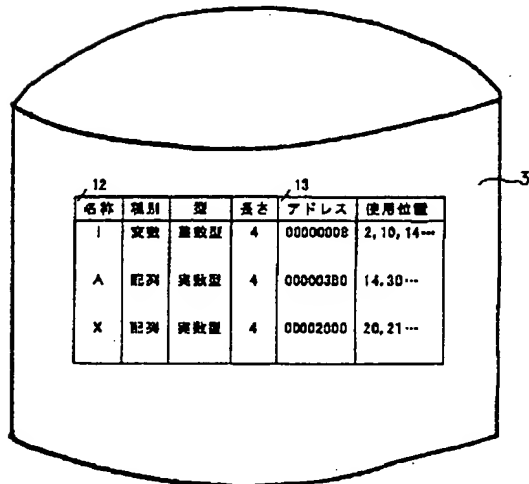
ソースプログラム例



【図3】

図 3

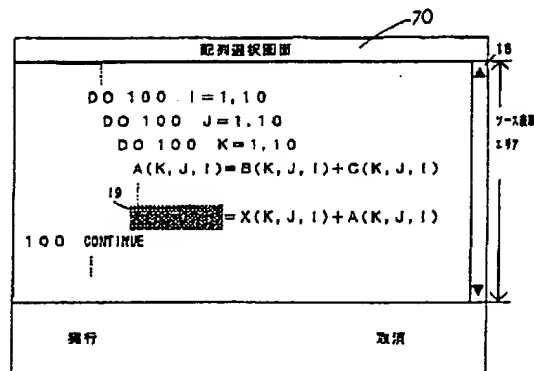
ソース解析情報



【図7】

図 7

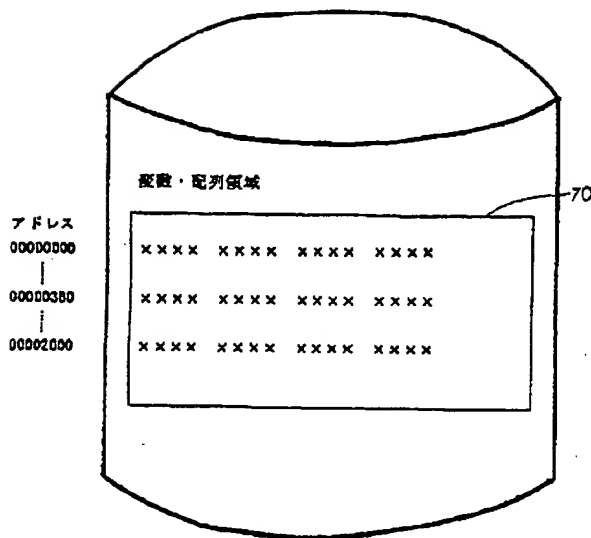
配列選択画面



【図4】

図4

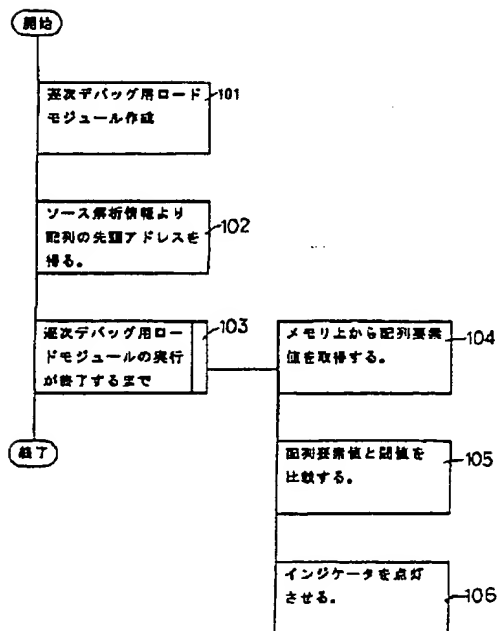
逐次デバッグ用ロードモジュール



【図6】

図6

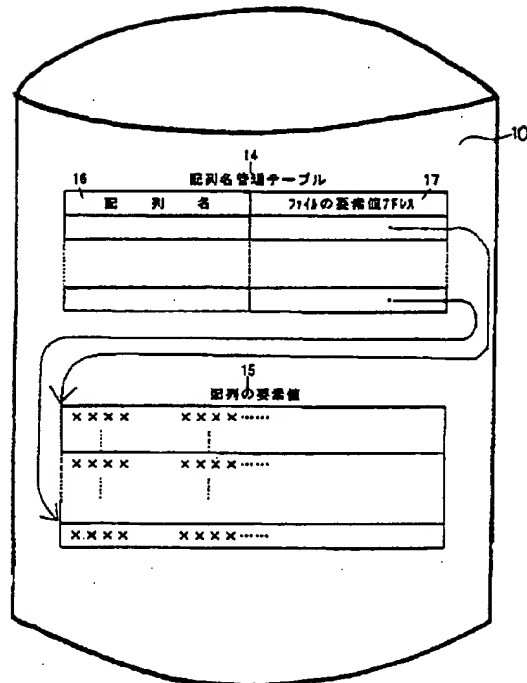
処理の流れ(逐次デバッグ)



【図5】

図5

トレース情報



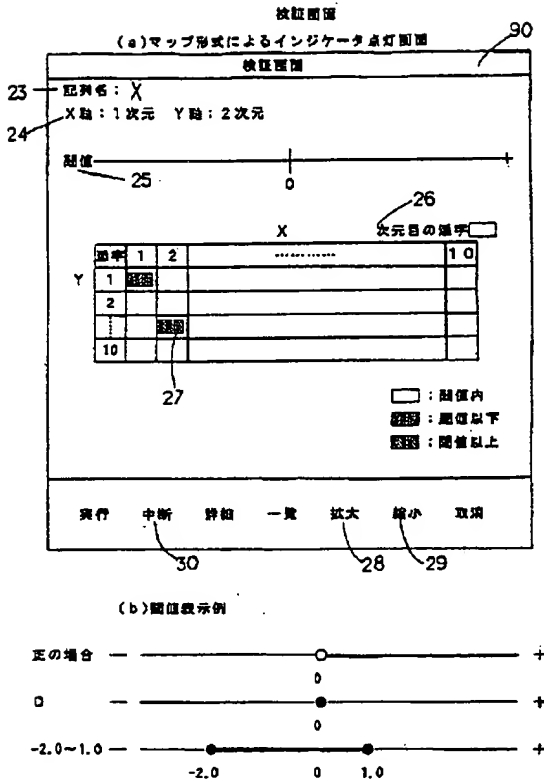
【図8】

図8

検証範囲設定画面

【図9】

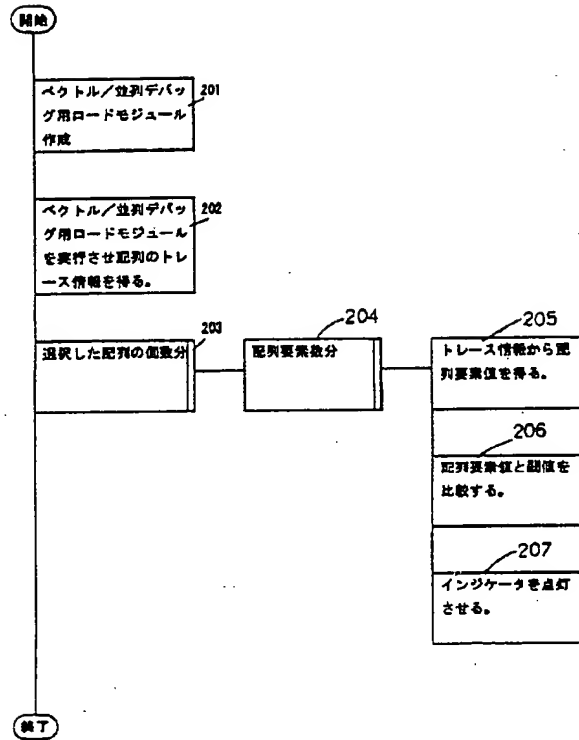
図9



【図10】

図10

点灯の遅れ(ベクトル/並列デバッグ)



フロントページの続き

(72)発明者 布広 永示
神奈川県横浜市戸塚区戸塚町5030番地 株式会社日立製作所ソフトウェア開発本部内

(72)発明者 山田 雅則
神奈川県横浜市戸塚区戸塚町5030番地 株式会社日立製作所ソフトウェア開発本部内